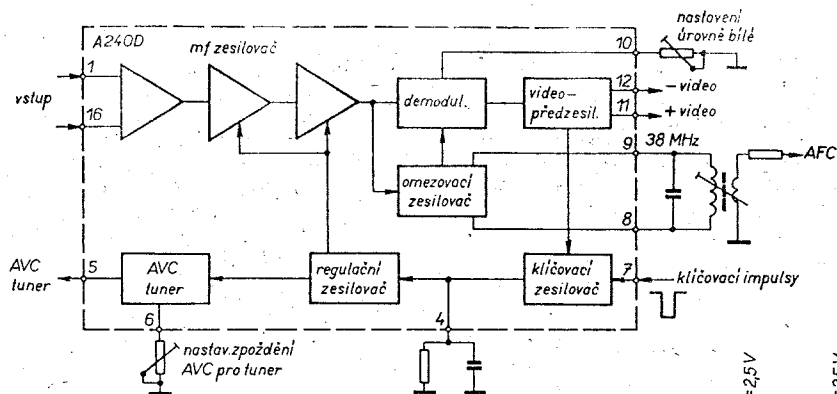




Obr. 24. Blokové schéma zapojení IO A240D

Toto rozdělení AFC dovoluje zpracovávat větší signál a umožňuje získat optimální poměr signál/šum v celém rozsahu řízení zisku. Uspořádání mf zesilovače umožňuje, aby mohl být použit kompaktní filtr soustředěné selektivity zařazený před vlastní integrovaný obvod.

Zesílený mf signál se detekuje multiplikativním demodulátorem, z kterého se získává obrazový signál tak, že se násobí amplituda modulované nosné vlny samotnou nosnou vlnou. Nemožovaná nosná vlna se získává obnovou v omezovacím stupni s vnějším laděným obvodem připojeným k vývodům 8 a 9 IO.

Takto získaný obrazový signál se dále výkonově zesiluje v předzesilovači, který má dva výstupy navzájem v protifázi, což zjednodušuje problém připojení k následujícím obvodům přijímače.

Detektor AVC, který může být klíčovaný impulsy řádkových zpětných běhů, porovnává amplitudu získaného obrazového signálu s vnitřním referenčním napětím, zesiluje a integruje rozdílový signál a ovládá obvody AVC prvních dvou stupňů zesilovače. Obrazový signál z demodulátoru a referenční napětí mohou být porovnávány na různých úrovních obrazového signálu, tj. buď na úrovni černé, nebo na úrovni vrcholů synchronizačních impulsů, podle požadavku uživatele.

AVC pro tuner je dalším obvodem zahrnutým v A240D, který umožňuje zjednodušit vnější obvody. Zpoždění tohoto AVC může být voleno vnějším potenciometrem. Obvod A240D umožňuje přímo řídit zisk tunerů osazených tranzistory p-n-p, „proudová vydatnost“ výstupu AVC pro tuner umožňuje také řízení útlumových článků s diodami PIN, které se používají v tunelech ke zlepšení odolnosti proti křížové modulaci a intermodulaci.

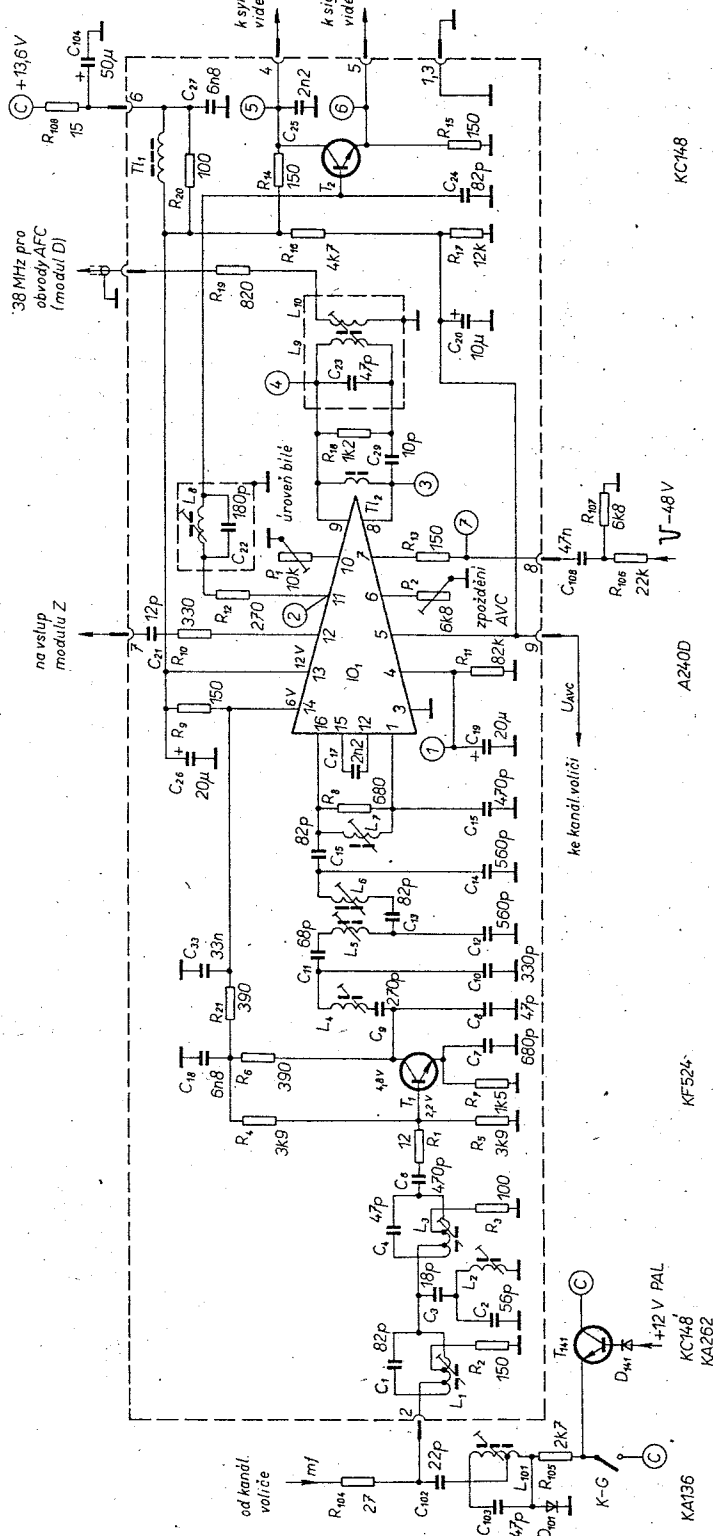
Integrovaný stabilizátor napětí zabezpečuje vhodný systém nastavení pracovních bodů tranzistorů uvnitř IO, což činí funkci integrovaného obvodu nezávislou na změnách napájecího napětí.

Výstupní úroveň bílé může být nastavena vnějším nastavovacím prvkem. Výstupní úroveň černé a vnitřní prahové napětí pro AVC jsou stabilizovány proti změnám napájecího napětí a teploty, takže je udržována konstantní výstupní úroveň, což zjednodušuje

konstrukci obvodů následujících za modulem obrazové mezifrekvence.

Skutečné schéma zapojení modulu obrazové mezifrekvence včetně doplňkových obvodů umístěných na základní signálové desce je na obr. 25.

Mezifrekvenční signál z kanálového voliče je přiváděn na vstup modulu O (vývod 2) přes rezistor R_{104} . Vně modulu na základní desce je umístěn odlaďovač nosné zvuku 32,5 MHz pro zúžení pásma OMF při příjmu signálu v normě CCIR-G (zvuk 5,5 MHz). Je tvořen součástkami C_{102} , C_{103} , L_{101} , D_{101} , R_{105} a zapíná se sepnutím diody D_{101} kladným napětím +12 V přivedeným na R_{105} . Tento odlaďovač se zapojuje automaticky při příjmu signálu PAL napětím, přiváděným na R_{105} z



Obr. 25. Schéma zapojení modulu O 6PN 052 19

